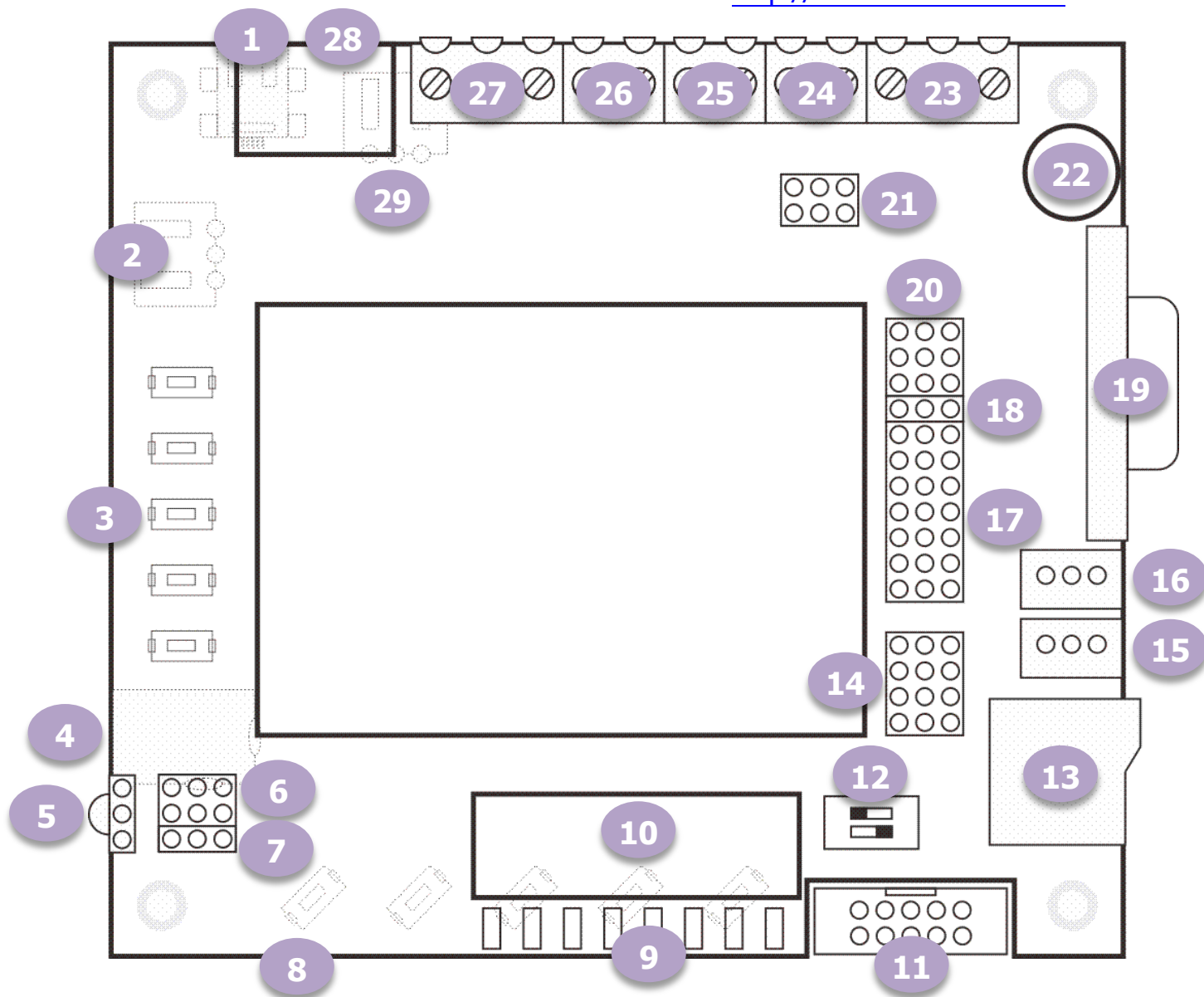


# iCore 双核心组合板功能注释

<http://i-board.taobao.com>



1. USB 接口, 可以进行 USB 通信和为板子供电;
2. ARM SWD 调试接口, 连接 JLINK;
3. 五个扩展板按键 (F1~F5);
4. 可选供电接口, 5~12V 输入;
5. 红外接收器;
6. I<sup>2</sup>C 总线跳线, 左跳选择 ARM, 右跳选择 FPGA, 用于 24C04 和 LM75A;
7. 红外接收器跳线, 左跳选择 ARM, 右跳选择 FPGA;
8. iCore 板按键, 自左至右依次为: KEYA, KEYB, KEYC, ARM 复位按键, FPGA 重配置按键;
9. 8 只流水灯 LED;
10. 数码管;

11. FPGA JTAG 接口, 通过连接 Usb Blaster 下载 FPGA 逻辑及 NIOSII 软核调试;
12. 拨码开关;
13. SD 卡;
14. SD 卡连线选择; 左跳选择 ARM, 右跳选择 FPGA;
15. ADC/DAC 接口; 自左至右信号分别为 ADC 输入, GND, DAC 输出;
16. PWM 输入输出; 自左至右分别为 PWM 输出, GND 和频率测量;
17. 数码管、LED 和按键信号选择, 左跳选择 ARM, 右跳选择 FPGA;
18. 蜂鸣器跳线, 左跳选择 ARM, 右跳选择 FPGA;
19. VGA 接口;

20. RS-232 / RS-485 接口信号选择, 左跳选择 ARM 右跳选择 FPGA;
21. RS-232 / RS-485 选择, 左跳选择 RS-485, 右跳选择 RS-232;
22. 蜂鸣器;
23. RS-232 接口, 自左至右分别为 RXD、GND、TXD;
24. RS-485 接口, 自左至右, 分别为 485B 和 485A;
25. 光耦输出, 定义详见原理图;
26. 光耦输入, 定义详见原理图;
27. 继电器输出, 定义详见原理图;
28. 继电器;
29. UART 接口, 通过连接 U 转串模块, 与计算机连接。